

30.04	cku32	cku32	cku32	cku32	cku32	cku32	cku32									
5.05									Gr II	Gr II	Gr II	Gr II	Gr II	Gr II	Gr II	Gr II
6.05	Gr I	Gr I	Gr I	Gr I	Gr I	Gr I	Gr I	Gr I								
7.05	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
19.05									Gr I	Gr I	Gr I	Gr I	Gr I	Gr I	Gr I	Gr I
20.05	Gr II	Gr II	Gr II	Gr II	Gr II	Gr II	Gr II	Gr II								
21.05	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32						
2.06									Gr I	Gr I	Gr I	Gr II	Gr II	Gr II		
3.06	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
4.06	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
17.06	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
18.06	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
8.09									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
9.09	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
10.09	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
22.09									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
23.09	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
24..09	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
6.10									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
7.10	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
8.10	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
20.10									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
21.10	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
22.10	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
17.11									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
18.11	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
19.11	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
24.11									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
25.11	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
26.11	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
1.12									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
2.12	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
3.12	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
15.12									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
16.12	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
17.12	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
12.01									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
13.01	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
14.01	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
26.01									ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS	ZPS
27.01	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32								
28.01	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
3.02	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32					
4.02	cku32	cku32	cku32	cku32	cku32	cku32	cku32	cku32								